⑩ 日本園特許庁(JP)

①特許出願公路

⑩ 公 開 特 許 公 報 (A)

平1-243675

30Int. Cl. 1

包発明の名称

識別記号

庁内签理常号

@公開 平成1年(1989)9月28日 Publication dete

September 2P,

H 04 N H 01 L 5/335 E-8420-5C A-7377-5P

審査請求 未請求 請求項の数 1 (全9頁)

Solid-state image pickup apparatus

団体過像装置 昭63-69371 Application No. 63-69371

20年 (22)出 昭63(1988) 3月25日

竪

②光 明 飫 元 東京都国分寺市東恋ケ猛1丁目280番地 株式会社日立製

作所中央研究所内

文 ②発 38 老 飔 115 经

東京都區分存市東恋ケ窪1丁目280番地 株式会社日立製

作所中央研究所内

朋 倒発 文

珠 ſĒ

東京都園分売市東恋ケ窪1丁目280番地 株式会社日立製

作所中央研究所内

の 当 魔 人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

弁理士 小川 の代 理 入 勝男 外1名

1. 発明の名称

滋体极级数置

2. 特許誘求の範囲

1、治療學を歴気復身に整機し、複双するために 2 次元状に配置された受光手取と、この受光率 段の個気信号を増援するための増展手段を各々 の上記受光事政の近傍に有し、さらに上記増採 手段の増幅信号を選択的に走変出力するための 出力学段と、複数の上記受光手段を同時期にリ セツトする手段を有する関体機像数型において、 上記出力手段の一部として複数器の容無を設け、 上記均模信号の出力は、いつたん複数の増標手 段の増軽出力気御を消砕刻に上記容量に入力し た機、上記容量を走空し、上記容景に寄えられ ていた増製信号を読み出すことによつて行う構 函を有することを特徴とする関係操係装置.

3. 発明の詳細な説明

[磁泵上の利用分野]

本発明は終に各面景の光信号複種時間を全く高

一にした、高悪夜カメラに好蔑な関係類像袋間に 関する.

【従来の技術】

ホトダイオードの近傍の受光面上において、ホ トダイオードに発焦した信号電荷を増駐してから 出力するという西索アンプ形団体操像装置につい では、昭和58年電子通信学会総合全区大会予算 集1241において診じられている。以下、気6 遊を用いて、上記従来例について述べる。第8週 は健棄例の遺体機能設置の風路構成関である。受 光面上に2次元状に配要された各面実は、光電変 後を行うホトダイオード1、ホトダイオード1の 電圧を増幅するための函器アンプトランジスタ2。 画来アンプトランジスタ 2 と 絵直ドレイン終 5 と を接続する盤直スイツチトランジスタコ、ホトダ イオード 1 をりセツトずるためのりセシトトラン ジスタルをそれぞれ有している。 巫科アンプトラ ンジスタ2のゲート及びリセツトトランジスタ4 のソースはホトダイオード1に、リセツトトラン ジスタ4のドレイン及び金麗スイツチトランジス

```
?t s1/5
           (Item 1 from file: 351)
1/5/1
DIALOG(R) File 351: Derwent WPI
(c) 2004 Thomson Derwent. All rts. reserv.
008063164
             **Image available**
WPI Acc No: 1989-328276/*198945*
XRPX Acc No: N90-185608
  Solid state image pick-up device - includes picture elements of similar
  optical accumulation time to prevent image deterioration
Patent Assignee: HITACHI LTD (HITA )
Number of Countries: 003 Number of Patents: 003
Patent Family:
Patent No
              Kind
                     Date
                             Applicat No
                                            Kind
                                                   Date
                                                             Week
JP 1243675
                   19890928
                                                 19880325
                                                            198945
               Α
                             JP 8869371
                                             Α
                                                                   В
                             US 88281220
US 4942474
               Α
                   19900717
                                             Α
                                                 19881208
                                                            199032
KR 9203715
               B1 19920509 KR 8816434
                                             Α
                                                 19881210 199348
Priority Applications (No Type Date): JP 8869371 A 19880325; JP 87311910 A
  19871211
Patent Details:
Patent No Kind Lan Pg
                         Main IPC
                                     Filing Notes
JP 1243675
             Α
KR 9203715
             В1
                       H04N-005/335
Title Terms: SOLID; STATE; IMAGE; PICK-UP; DEVICE; PICTURE; ELEMENT;
  SIMILAR; OPTICAL; ACCUMULATE; TIME; PREVENT; IMAGE; DETERIORATE
Derwent Class: U13; W04
International Patent Class (Main): H04N-005/335
International Patent Class (Additional): H01L-027/14; H04N-003/14;
  H04N-005/33
File Segment: EPI
```

1 AN, PN=JP 01243675

Searching PAJ Page 1 of 2

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

01-243675

(43) Date of publication of application: 28.09.1989

(51)Int.CI.

H04N 5/335 H01L 27/14

(21)Application number : 63-069371

(71)Applicant: HITACHI LTD

(22)Date of filing:

25.03.1988

(72)Inventor: AKIMOTO HAJIME

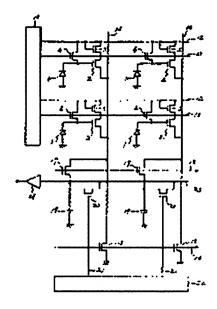
OZAKI TOSHIBUMI

OBA SHINYA

(54) SOLID STATE IMAGE PICKUP DEVICE

(57)Abstract:

PURPOSE: To prevent the deterioration of a picture due to the difference of light signal accumulation time among picture elements by perfectly equalizing the light signal accumulation time of the respective picture elements. CONSTITUTION: Every picture element arranged on a light receptive surface two-dimensionally is provided with a photodiode 1, a picture element amplifying transistor 2 to amplify the voltage of the photodiode 1, a vertical switch transistor 3 to connect the picture element amplifying transistor 2 and a vertical drain line 12 and a reset transistor 4 to reset the photodiode 1 respectively. Then, a photoelectric signal accumulating operation is started after the photodiodes 1 are reset at the same hour in the lump, and afterward, scanned outputs are



obtained by scanning capacitors 19 after the amplified outputs of the photoelectric signals of the photodiodes 1 too are inputted in the plural capacitors 19 in the lump. Accordingly, the photoelectric signal accumulation time of every picture element can be perfectly equalized. Thus, the deterioration of the picture due to the difference of the light signal accumulation time among the picture elements can be prevented.

BEST AVAILABLE COPY